

En este caso, se podría manejar un bit por registro y por instrucción, así como un registro que indique ¿a cuál posición de memoria escribiría la instrucción correspondiente, en caso de que tenga que hacerlo?

De esta forma, cuando una instrucción tenga que leer de un registro o de una posición de memoria, recorrería las instrucciones que le preceden, hasta llegar al final o hasta llegar a una instrucción que tenga que escribir allí.